

150V GaN HEMTにおける業界最高[※] 8V高ゲート・ソース定格電圧の技術開発 紹介資料

GaNデバイスのゲート耐圧課題を解決し、 基地局・データセンター向け電源の低消費電力化や小型化に貢献

2021年4月8日 ローム株式会社 マーケティング・コミュニケーション部

※2021年4月8日 ローム調べ

*本資料は発行日付時点の情報です。予告なく変更することがあります。

ローム、パワー分野への取り組み



パワーデバイスからIC、モジュールまで、省エネ・小型化に貢献する製品を最適な形で提供

パワーデバイス(パワー半導体)

SiCデバイス

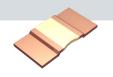
- SiC MOSFET
- SiC SBD(ショットキーバリアダイオード)

Siデバイス

- IGBT
- SJ-MOSFET
- SBD、FRD(ファストリカバリダイオード)

開発中 GaNデバイス(GaN HEMT)

・シャント抵抗器



パワーIC

電源IC

- ・ DC/DCコンバータIC
- LDO
- AC/DCコンバータIC(SMPS)

駆動IC

- ゲートドライバ
- モータドライバ

汎用IC

IPD

SiC MOSFET内蔵AC/DCコンバータICなど、 パワーデバイス素子とIC技術を合わせた製品も提供中

パワーモジュール

- フルSiCパワーモジュール
- IPM











GaNデバイス、GaN HEMTとは?



GaN (Gallium Nitride: 窒化ガリウム)

=化合物半導体素材の一種

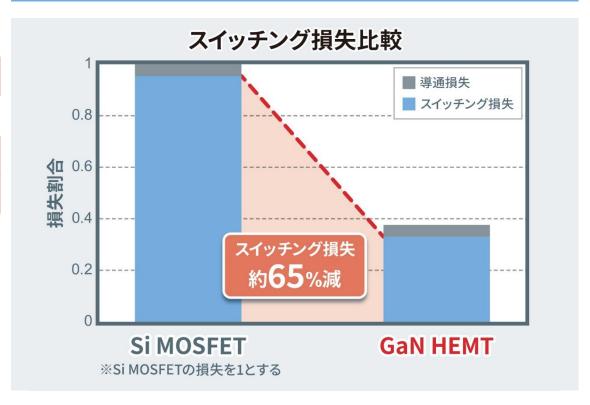
	Si	4H-SiC	GaN
バンドギャップ(eV)	1.12	3.2	3.4
比誘電率	11.7	9.66	8.9
絶縁破壊電界(MV/cm)	0.3	3	3.3
電子飽和速度(10 ⁷ cm/s)	1	2	2.5
バルク中の電子移動度(cm²/Vs)	1350	720	900
熱伝導率(W/cm·K)	1.5	4.5	2~3

- ワイドバンドギャップ電子飽和速度が高い
- 絶縁破壊電界が大きい

GaNはSiCと同じく、パワーデバイスに活用する際 大きな潜在能力を秘めた材料

HEMT (High Electron Mobility Transistor: 高電子移動度トランジスタ)

=トランジスタ素子構造の一種



GaN HEMTはSi MOSFETと比較して、 スイッチング損失を大幅に削減できる



デバイス比較

(650V電圧帯での比較)

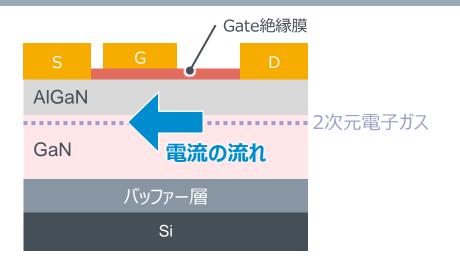
	Si SJ MOSFET	SiC MOSFET	GaN HEMT
耐圧範囲	500V∼1kV	600V~数kV	~650V
大電流対応	0	0	Δ
高速スイッチング特性	\triangle	0	©
Ron·Qg *1	1 *2	0.63	0.05
スイッチング損失	1 *2	0.2	0.1

*1:スイッチングの性能を表す指数。低い方がスイッチング性能が優れている。*2:Si SJ MOSETのRon・Qgとスイッチング損失を1とする。

Si, SiC MOSFET 縦型構造

Gate絶縁膜 電流の流れ n-Si D

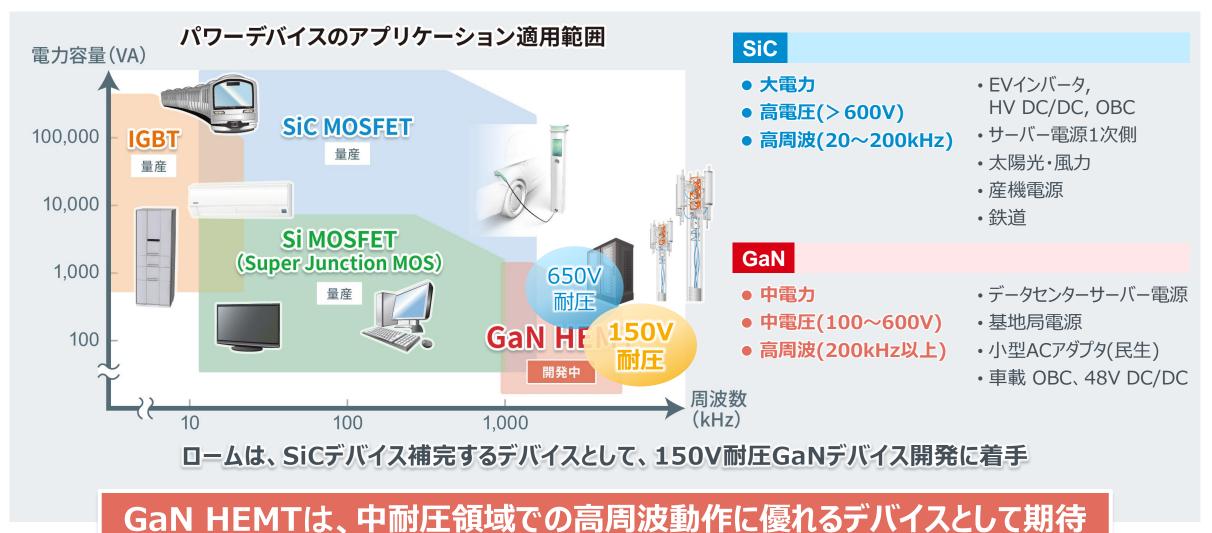
GaN HEMT 横型構造



トランジスタ系パワーデバイスのアプリケーション適用範囲



パワーデバイスは素材・素子構造によって、得意とする電力容量・動作周波数帯が異なる



GaNデバイス市場と課題



「GaNの特長を生かして 新しい半導体メーカーが 開発に着手

V_{GS}波形(ハードスイッチング)

V_{GS}定格® 6V

定格電圧
低い

V_{GS}で格® 6V

本 5V駆動

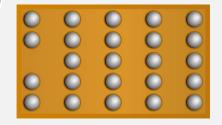
OFF
ON

2 市場も立ち上がってきたが、 課題も顕在化

> ゲート・ソース定格電圧が低い パッケージが扱いにくい

BGAパッケージ

扱いにくい



3 普及には、 ユーザー目線での 課題解決が必須

ロームがGaNデバイスの課題を解決する技術を開発、普及を促進

開発品GaNデバイスの仕様

※開発品につき、仕様等は予告なく変更される可能性があります

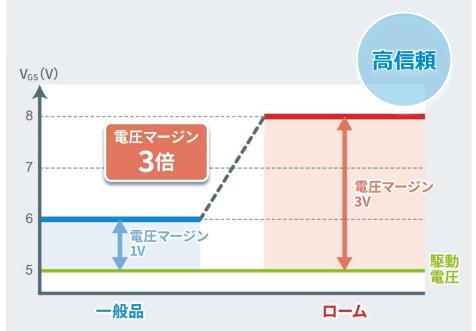




主な特性

- 耐圧(V_{DS}): 150V
- ゲート・ソース定格電圧:8V
- 専用独自モールドパッケージ
 - 高信頼、良実装性
 - 高放熱
 - 低寄生インダクタンス
- 高速スイッチング 1MHz以上
- ノーマリーオフ動作
- 逆回復時間 0

ゲート・ソース定格電圧比較



開発品パッケージイメージ

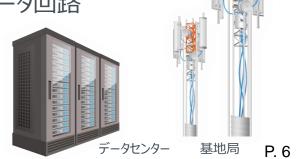


想定ラインアップ

No.	\mathbf{I}_{DS}	R _{DS(on)}	\mathbf{Q}_{G}
1	5A	40mΩ	2.0nC
2	15A	$15 \mathrm{m}\Omega$	5.4nC
3	20A	7mΩ	11.5nC

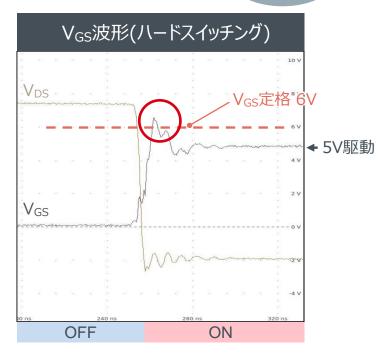
想定アプリケーション

- データセンターや基地局など48V入力降圧コンバータ回路
- 基地局パワーアンプ部の昇圧コンバータ回路
- D級オーディオアンプ
- 産業用LiDAR駆動回路
- ポータブル機器向けワイヤレス給電回路



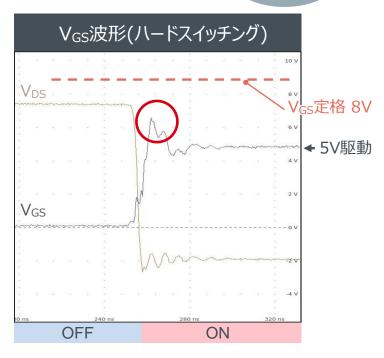






オーバーシュート電圧が発生したときに定格電圧を超えてデバイスの信頼性に問題を引き起こす可能性がある





オーバーシュート電圧が起きても定格電圧を超えないマージンを持つことによって、信頼性を確保する

ロームは設計マージン向上·高信頼化に貢献する8V高ゲート耐圧技術を開発

GaNデバイス開発の今後



2021年

4月

8Vゲート・ソース定格電圧の 技術確立を発表

9月

製品サンプル出荷予定

2022年

150V耐圧品(Gen.1st) の量産スタート

Low voltage (<200V)

- 150V耐圧品 (Gen. 3rd)
 低オン抵抗化、高速スイッチング化
- ●ドライバ内蔵GaNモジュール

パワーソリューション のさらなる強化へ



Low voltage (<200V)

- **150V耐圧品** (Gen. 2nd) 低オン抵抗化、高速スイッチング化
- ドライバ内蔵GaNモジュール

High voltage (>600V)

- **650V耐圧品** (Gen.1st)
- コントローラ内蔵GaN IPM





2021年9月の製品サンプル出荷を予定、今後次世代品の開発を進めていく



ご注意事項



- 本資料に記載されている内容はロームの製品(以下「ローム製品 | といいます)のご紹介を目的としています。
- •ローム製品のご使用にあたりましては、別途最新の仕様書およびデータシートを必ずご確認ください。
- 本資料に記載されております情報は、何ら保証なく提供されるものです。万が一、当該情報の誤りまたは使用に起因する損害がお客様または第三者に生じた場合においても、ロームは一切の責任を負うものではありません。
- 本資料に記載されておりますローム製品に関する代表的動作および応用回路例は、一例を示したものであり、 これらに関する第三者の知的財産権およびその他の権利について権利侵害がないことを保証するものではありません。
- ・上記技術情報の使用に起因して紛争が発生した場合、ロームはその責任を負うものではありません。
- ロームは、ロームまたは他社の知的財産権その他のあらゆる権利について明示的にも黙示的にも、その実施または利用を許諾するものではありません。
- •本資料に記載されております製品および技術のうち、「外国為替及び外国貿易法」その他の輸出規制に該当する製品または技術を輸出する場合、 または国外に提供する場合には、同法に基づく許可が必要です。
- •本資料の記載内容は 2021年4月 現在のものであり、予告なく変更することがあります。